



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ
ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ

ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Αρ. πρωτ.: 1426
Ηράκλειο : 30/8/2017

ΑΝΑΚΟΙΝΩΣΗ

Το Ινστιτούτο Πληροφορικής του Ιδρύματος Τεχνολογίας και Έρευνας (ΙΤΕ-ΙΠ), θέλει να προβεί στην προμήθεια **δύο (2) αναπτυξιακών συστημάτων “TE 0808-04-09-S Starter Kit”** με τα εξής χαρακτηριστικά:

The TE0808-04-09EG-1EA module with ZU9 on a TEBF0808-04 carrier board including heat sink, which was installed in a black Core V1 Mini-ITX housing, is the Trenz Electronic Starter Kit TE0808-04-09-S. In addition, a 12 V power supply for the case, 2 x XMOD FTDI JTAG adapter, an 8 GB micro SD card, a USB cable and two flat head screws are supplied.

- Xilinx Zynq UltraScale + XCZU9EG-1FFVC900E
- ZU9EG 900 Pin Package
- Shockproof and vibration resistant.
- 2 GB of 64-bit DDR4 memory
- 2 x 256 MBit (2 x 32 MB) SPI Boot Flash (dual parallel)
- User I / O
 - 65 x MIO, 48 x HD (all), 156 x HP (3 banks)
 - Serial transceiver GTR 4 (all) + GTH 16 (all)
 - GT clocks, I2C
 - PLL clock inputs and outputs
- Size: 52 x 76 mm
- 3mm wide openings for Skyline Heatspreader
- B2B Connectors: 4 x 160 pin
- Si5345 - 10 output PLL
- Onboard switch controller , single 3.3 V supply possible
 - 14 on-board DC / DC regulators and 13 LDO's
 - LP, FP, PL individually controlled power domains
- Support for all boot modes (except NAND) and scenarios
- Support for any combination of PS connected peripherals
- Uniformly distributed supply pins ensure good signal integrity.

Προϋπολογισμός 4.600,00 ευρώ πλέον ΦΠΑ και μεταφορικών με κριτήριο ανάθεσης τη συμφερότερη προσφορά με βάση την βέλτιστη σχέση ποιότητας και τιμής

Η παραπάνω δαπάνη εμπίπτει στο έργο ExaNoDe (ExaNoDe European Exascale Processor Memory Node Design, Project reference: 671578) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (H2020- - FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να έχουν υποβληθεί στο παρακάτω e-mail έως και την 11/9/2017

Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών

ΤΚ 70013, Ηράκλειο Κρήτης

Λυγεράκης Μιχάλης

email: ligeraki at ics dot forth dot gr

τηλ: +302811391456