



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ
ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ

ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Αρ. πρωτ.: 1162
Ηράκλειο : 4/7/2016

ΑΝΑΚΟΙΝΩΣΗ

Το Ίδρυμα Τεχνολογίας και Έρευνας και το Ινστιτούτο Πληροφορικής (ΙΤΕ-ΙΠ), για τις ανάγκες του Εργαστηρίου Αρχιτεκτονικής υπολογιστών και συστημάτων VLSI (CARV), προτίθεται να προμηθευτεί: Ηλεκτρονική πλακέτα με ολοκληρωμένο κύκλωμα SOC XCZU9EG. Τρία (3) τεμάχια συν δύο (2) βάσεις.

Προϋπολογισμός δαπάνης: 9.800 € πλέον μεταφορικών και φπα, κριτήριο ανάθεσης η συμφερότερη προσφορά.

Η παραπάνω δαπάνη εμπίπτει στο έργο ExaNoDe (ExaNoDe European Exascale Processor Memory Node Design, Project reference: 671578) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (Funded under H2020-EU.1.2.2. - FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να έχουν υποβληθεί στο παρακάτω e-mail έως την 14/7/2016.

Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας
Ινστιτούτο Πληροφορικής
Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Πληροφορίες: Λυγεράκης Μιχάλης
email: ligeraki at ics dot forth dot gr
τηλ: +302811391456