



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ  
ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ  
ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ

**ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ**

**Ινστιτούτο Πληροφορικής**

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών  
ΤΚ 70013, Ηράκλειο Κρήτης

Αρ. πρωτ.: 96  
Ηράκλειο : 25/1/2018

**ΑΝΑΚΟΙΝΩΣΗ**

Το Ινστιτούτο Πληροφορικής του Ιδρύματος Τεχνολογίας και Έρευνας (ΙΤΕ-ΙΠ), θέλει να προβεί στην προμήθεια **δέκα (10) τυπωμένων κυκλωμάτων έκδοσης 1 της πλακέτας Exanode pcb** με τα εξής χαρακτηριστικά:

- Διαστάσεις 260x120mm
- Αριθμός εξαρτημάτων ~1800
- Αριθμός επιπέδων 16-18
- Ελάχιστο πλάτος γραμμής 75μm
- Πλάτη γραμμών 75, 100, 115, 125, 190, 200, 250, 450 μm<sup>3</sup>
- Πλήθος via ~ 21000
- Τύποι via
  - Επίπεδα Όνομα Πλήθος
  - 1-16 VIA\_482\_254 ~800
  - 1-2 UVIA\_254\_100\_laser ~4600
  - 2-3 UVIA\_254\_100\_laser ~1500
  - 3-14 VIA\_482\_254 ~10
  - VIA\_450\_200 ~4600
  - 14-15 UVIA\_254\_100\_laser ~300
  - 15-16 UVIA\_254\_100\_laser ~2700
- Αριθμός Nets ~2300
- Πλήθος συνδέσεων ~ 8000
- Πλήθος PTH ~ 830
- Ταχύτητα λειτουργίας High speed links 16 Gbps
- Τύπος Διηλεκτρικού μεταξύ των επιπέδων MAGTRON 6
- Πιστοποίηση των pcb με ανάλυση μετρήσεων ανά/πλακέτα: Ναι

Τα πλήθη των via και traces μπορεί να διαφέρουν σε ποσοστό +-10%

# 18PROC002584460 2018-01-25

Τα αρχεία θα δοθούν στον ανάδοχο σε format gerber και excelon με την υπογραφή της σύμβασης και αφού υπογραφεί σύμφωνα εμπιστευτικότητας.

Προϋπολογισμός δαπάνης **15.000** ευρώ μη συμπεριλαμβανομένου του ΦΠΑ και μεταφορικών. Κριτήριο για την ανάθεση της προμήθειας είναι η συμφερότερη προσφορά με βάση τη βέλτιστη σχέση ποιότητας και τιμής.

Η παραπάνω δαπάνη εμπίπτει στο έργο ExaNoDe (ExaNoDe European Exascale Processor Memory Node Design, Project reference: 671578) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (H2020- - FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να κατατεθούν είτε με σφραγισμένο φάκελο στη γραμματεία του ΙΠ (Ίδρυμα Τεχνολογίας και Έρευνας, Ινστιτούτο Πληροφορικής, Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών, ΤΚ 70013, Ηράκλειο Κρήτης με την ένδειξη για το διαγωνισμό «**δέκα (10) τυπωμένων κυκλωμάτων έκδοσης 1 της πλακέτας Exanode pcb**») είτε ηλεκτρονικά στην διεύθυνση ligeraki at ics.forth.gr μέχρι τις 5 Φεβρουαρίου 2018 ώρα 12:00 το μεσημέρι.

Επιθυμητός χρόνος παράδοσης: 4 εβδομάδες από την υπογραφή της σύμβασης.

Σε περίπτωση που οι προσφέροντες δεν μπορούν να ανταποκριθούν τα παραπάνω χρονικά περιθώρια δεν αποκλείονται. Μπορούν να αναφέρουν τους χρόνους παράδοσης στους οποίους μπορούν να ανταπεξέλθουν και η προσφορά τους θα αξιολογηθεί αντιστοίχως.

## Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας  
Ινστιτούτο Πληροφορικής  
Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών  
ΤΚ 70013, Ηράκλειο Κρήτης

Λυγεράκης Μιχάλης  
email: ligeraki at ics dot forth dot gr  
τηλ: 2810391456