



ΕΛΛΗΝΙΚΗ ΔΗΜΟΚΡΑΤΙΑ
ΥΠΟΥΡΓΕΙΟ ΠΑΙΔΕΙΑΣ, ΕΡΕΥΝΑΣ ΚΑΙ ΘΡΗΣΚΕΥΜΑΤΩΝ
ΓΕΝΙΚΗ ΓΡΑΜΜΑΤΕΙΑ ΕΡΕΥΝΑΣ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ

ΙΔΡΥΜΑ ΤΕΧΝΟΛΟΓΙΑΣ ΚΑΙ ΕΡΕΥΝΑΣ

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών
ΤΚ 70013, Ηράκλειο Κρήτης

Αρ. πρωτ.:2113
Ηράκλειο :18/12/2017

ΑΝΑΚΟΙΝΩΣΗ

Το Ινστιτούτο Πληροφορικής του Ιδρύματος Τεχνολογίας και Έρευνας (ΙΤΕ-ΙΠ), προτίθεται να προμηθευτεί:

Επτά (7) τεμάχια, του συστήματος: Xilinx Zynq UltraScale+ MPSoC ZCU102 Evaluation Kit

Και με αναλυτική περιγραφή.

Optimized for quick application prototyping with Zynq Ultrascale+ MPSoC

DDR4 SODIMM – 4GB 64-bit w/ ECC attached to Processor Subsystem (PS)

DDR4 Component – 512MB 16-bit attached to Programmable Logic (PL)

PCIe Root Port Gen2x4, USB3, Display Port & SATA

4x SFP+ cages for Ethernet

2x FPGA Mezzanine Card (FMC) interfaces for I/O expansion including 16 x

16.3 Gb/s GTH transceivers and 64 user defined differential I/O signals

Προϋπολογισμός δαπάνης:19.800 € πλέον ΦΠΑ, με κριτήριο ανάθεσης την συμφερότερη προσφορά με βάση τη βέλτιστη σχέση ποιότητας και τιμής.

Η παραπάνω δαπάνη εμπίπτει στο έργο **ExaNeSt** (European Exascale System Interconnect and Storage, Project reference: 671553) που χρηματοδοτείται από την Ευρωπαϊκή Ένωση (H2020-FET Proactive) του ΙΤΕ-ΙΠ.

Οι προσφορές πρέπει να έχουν υποβληθεί στο παρακάτω e-mail έως την 27/12/2017 και ώρα 12:00 το μεσημέρι

Πληροφορίες:

Ίδρυμα Τεχνολογίας και Έρευνας

Ινστιτούτο Πληροφορικής

Ταχ. Διεύθυνση: Ν. Πλαστήρα 100, Βασιλικά Βουτών

ΤΚ 70013, Ηράκλειο Κρήτης

Πληροφορίες: Λυγεράκης Μιχάλης

email: ligeraki at ics dot forth dot gr

τηλ: +302811391456